

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problems Mailbox.**

This Page Blank (uspto)

s Page Blank (uspto)

Patent Abstracts of Japan

PUBLICATION NUMBER : 11068155
PUBLICATION DATE : 09-03-99

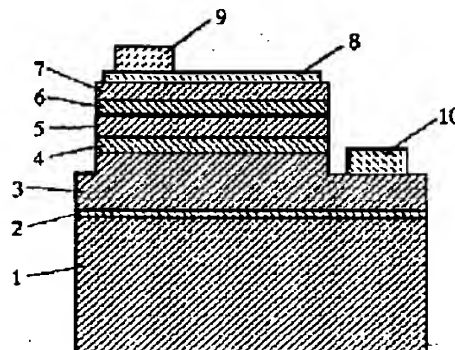
APPLICATION DATE : 10-06-97
APPLICATION NUMBER : 09151800

APPLICANT : NICHIA CHEM IND LTD;

INVENTOR : NAKAMURA SHUJI;

INT.CL. : H01L 33/00 H01L 21/205 H01L 31/04
H01L 31/10

TITLE : NITRIDE SEMICONDUCTOR ELEMENT
AND GROWING METHOD OF NITRIDE
SEMICONDUCTOR



ABSTRACT : PROBLEM TO BE SOLVED: To mainly increase the outputs of an LED and an LD by arranging a second nitride semiconductor layer, wherein p-type impurities are gradually reduced further it is from a first nitride semiconductor layer, on the first nitride semiconductor layer.

SOLUTION: A second p-type nitride semiconductor layer 6 which is slantly doped with p-type impurities is formed on a first nitride semiconductor layer 5. The light-emitting element output can be increased by slantly doping the second p-type nitride semiconductor layer 6 with p-type impurities. That is, the output of the whole element can be increased by arranging a third p-type nitride semiconductor, which acts as a contact layer and is doped with p-type impurities of high concentration, a second p-type nitride semiconductor which is doped with p-type impurities in a position more adjacent to an active layer 4 than the third p-type nitride semiconductor layer 7, and a first nitride semiconductor which is doped with p-type impurities of high concentration in a position more adjacent to the active layer 4 than the second nitride semiconductor.

COPYRIGHT: (C)1999,JPO

This Page Blank (uspto)

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-68155

(43) 公開日 平成11年(1999) 3月9日

(51) Int.Cl.⁶

識別記号

F I

H 0 1 L 33/00

H 0 1 L 33/00

C

21/205

21/205

31/04

31/04

E

31/10

31/10

A

審査請求 未請求 請求項の数 3 O L (全 7 頁)

(21) 出願番号 特願平9-151800

(71) 出願人 000226057

(22) 出願日 平成9年(1997) 6月10日

日亜化学工業株式会社

徳島県阿南市上中町岡491番地100

(31) 優先権主張番号 特願平9-150812

(72) 発明者 向井 孝志

徳島県阿南市上中町岡491番地100 日亜化

(32) 優先日 平9(1997) 6月9日

学工業株式会社内

(33) 優先権主張国 日本 (J P)

(72) 発明者 窪田 傑

徳島県阿南市上中町岡491番地100 日亜化

学工業株式会社内

(72) 発明者 中村 修二

徳島県阿南市上中町岡491番地100 日亜化

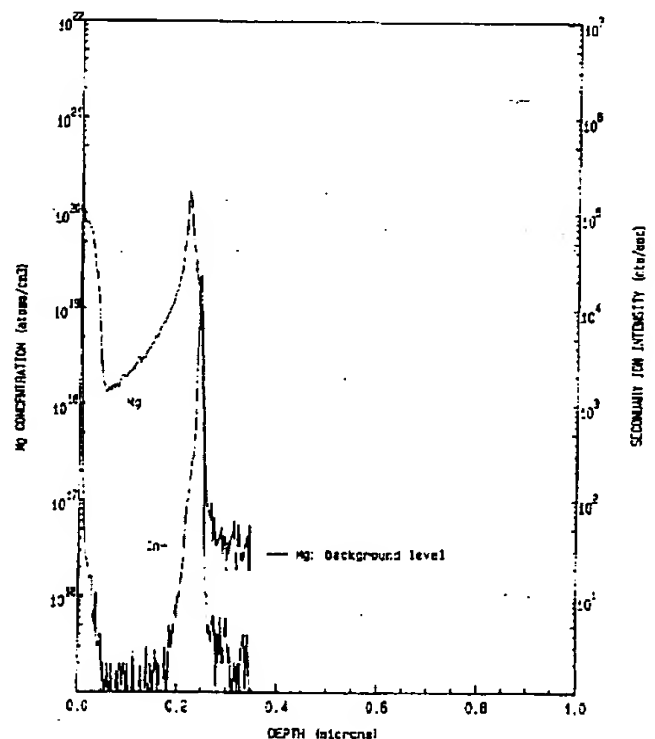
学工業株式会社内

(54) 【発明の名称】 窒化物半導体素子及び窒化物半導体の成長方法

(57) 【要約】

【目的】 新規な窒化物半導体素子の構造と、その窒化物半導体素子を構成する窒化物半導体の成長方法とを提供することにより、LED、LDの出力を向上させる。

【構成】 活性層上部にp型不純物を含む第1の窒化物半導体層が形成され、その第1の窒化物半導体層上部は、その第1の窒化物半導体層から離れるに従ってp型不純物濃度が次第に少なくなっている第2の窒化物半導体層を備え、その第2の窒化物半導体層上部に、第2の窒化物半導体層の平均p型不純物濃度よりも多量のp型不純物を含む第3の窒化物半導体層を有する。



【特許請求の範囲】

【請求項1】 活性層上部にp型不純物を含む第1の窒化物半導体層が形成され、その第1の窒化物半導体層上部に、その第1の窒化物半導体層から離れるに従ってp型不純物濃度が次第に少なくなっている第2の窒化物半導体層を備え、その第2の窒化物半導体層上部に、第2の窒化物半導体層の平均p型不純物濃度よりも多量のp型不純物を含む第3の窒化物半導体層を有することを特徴とする窒化物半導体素子。

【請求項2】 前記第2の窒化物半導体層が複数の窒化物半導体層が積層された多層膜よりなり、その多層膜のp型不純物が段階的に少なくなっていることを特徴とする請求項1に記載の窒化物半導体素子。

【請求項3】 反応容器内において、p型不純物源ガスと、III族源ガスと、窒素源ガスとを用い、p型不純物を含む第1の窒化物半導体層を成長させた後、p型不純物源と、III族源ガスと、窒素源ガスとを用いて第2の窒化物半導体層を成長させ、第2の窒化物半導体成長中にp型不純物源ガスの流量を徐々に減らすことにより、第2の窒化物半導体層中のp型不純物濃度を第1の窒化物半導体層から離れるに従って少なくなるようにすることを特徴とする窒化物半導体の成長方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は例えばLED、LD等の発光素子、太陽電池、光センサー等の受光素子等に用いられる窒化物半導体（ $\text{In}_x\text{Al}_{1-x}\text{Ga}_{1-y}\text{N}$ 、 $0 \leq x$ 、 $0 \leq y$ 、 $x+y \leq 1$ ）よりなる素子と、その素子を構成する窒化物半導体の成長方法に関する。

【0002】

【従来の技術】窒化物半導体は高輝度青色LED、純緑色LEDの材料として、本出願人により、フルカラーLEDディスプレイ、交通信号等で実用化されればかりである。これらの各種デバイスに使用されるLEDは、n型窒化物半導体層とp型窒化物半導体層との間に、単一量子井戸構造（SQW: Single-Quantum-Well）のInGa_{1-x}Nよりなる活性層が挟まれたダブルヘテロ構造を有している。青色、緑色等の波長はInGa_{1-x}N活性層のIn組成比を増減することで決定されている。青色LEDは20mAにおいて発光波長450nm、半値幅20nm、光度2cd、光出力5mW、外部量子効率9.1%である。一方、緑色LEDは同じく20mAにおいて、発光波長525nm、半値幅30nm、光度6cd、光出力3mW、外部量子効率6.3%である。

【0003】また本出願人は、最近この材料を用いてパルス電流下、室温での410nmのレーザ発振を世界で初めて発表した（例えば、Jpn. J. Appl. Phys. 35(1996)L71, Jpn. J. Appl. Phys. 35(1996)L217 等）。このレーザ素子は、InGa_{1-x}Nを用いた多重量子井戸構造の活性層を有するダブルヘテロ構造を有し、パルス幅2μs、パルス

周期2msの条件で、閾値電流610mA、閾値電流密度8.7kA/cm²、410nmの発振を示す。改良したレーザ素子もまた、Appl. Phys. Lett. 69(1996)1477において発表した。このレーザ素子は、p型窒化物半導体層の一部にリッジストラップが形成された構造を有しており、パルス幅1μs、パルス周期1ms、デューティ比0.1%で、閾値電流187mA、閾値電流密度3kA/cm²、410nmの発振を示す。さらに本出願人は室温での連続発振にも初めて成功し、発表した。例えば、日経エレクトロニクス 1996年12月2日号 技術速報、Appl. Phys. Lett. 69(1996)3034, Appl. Phys. Lett. 69(1996)4056 等）、このレーザ素子は20℃において、閾値電流密度3.6kA/cm²、閾値電圧5.5V、1.5mW出力において、27時間の連続発振を示す。

【0004】

【発明が解決しようとする課題】このように窒化物半導体を用いた発光デバイスはLEDとして既に実用化されているが、未だ不十分な点もあり、さらなる発光出力の向上が望まれている。またLDは実用化を目指して現在鋭意研究中であり、出力の向上はもちろんのこと、長寿命化が望まれている。これらLED、LDのような発光デバイスの発光出力を向上させることができれば、類似した構造を有する太陽電池、光センサー等の受光デバイスの受光効率も同時に向上させることができる。従って、本発明はこのような事情を鑑みて成されたものであって、その目的とするところは、新規な窒化物半導体素子の構造と、その窒化物半導体素子を構成する窒化物半導体の成長方法とを提供することにより、主としてLED、LDの出力を向上させることにある。

【0005】

【課題を解決するための手段】本発明の窒化物半導体素子は、活性層上部にp型不純物を含む第1の窒化物半導体層が形成され、その第1の窒化物半導体層上部に、その第1の窒化物半導体層から離れるに従ってp型不純物濃度が次第に少なくなっている第2の窒化物半導体層を備え、その第2の窒化物半導体層上部に、第2の窒化物半導体層の平均p型不純物濃度よりも多量のp型不純物を含む第3の窒化物半導体層を有することを特徴とする。なお本発明において、活性層と第1の窒化物半導体層とは接して形成されていなくても良く、また第1の窒化物半導体層と、第2の窒化物半導体層とは接して形成されていなくても良く、さらに第2の窒化物半導体層と第3の窒化物半導体層とは接して形成されていなくても良い。

【0006】さらに本発明の窒化物半導体素子は、前記第2の窒化物半導体層が複数の窒化物半導体層が積層された多層膜よりなり、その多層膜のp型不純物が段階的に少なくなっていることを特徴とする。

【0007】本発明の窒化物半導体の成長方法は、反応容器内において、p型不純物源ガスと、III族源ガス

と、窒素源ガスとを用い、p型不純物を含む第1の窒化物半導体層を成長させた後、p型不純物源と、III族源ガスと、窒素源ガスとを用いて第2の窒化物半導体層を成長させ、第2の窒化物半導体成長中にp型不純物源ガスの流量を徐々に減らすことにより、第2の窒化物半導体層中のp型不純物濃度を第1の窒化物半導体層から離れるに従って少なくなるようにすることを持徴とする、

【0008】

【発明の実施の形態】図1は本発明の一実施例に係る窒化物半導体素子の構造を示す模式的な断面図であり、具体的にはLED素子の構造を示している。素子構造としては、サファイアよりなる基板1の上に、Ga_{0.9}Nよりなるバッファ層2、SiドープGa_{0.9}Nよりなるn側コンタクト層3（兼n側クラッド層）、膜厚300オングストロームの単一量子井戸構造のInGa_{0.9}Nよりなる活性層4、MgドープAlGa_{0.9}Nよりなる第1のp側窒化物半導体層5、Mgが傾斜ドープされたGa_{0.9}Nよりなる第2のp側窒化物半導体層6、Mg平均濃度が第2のp側窒化物半導体層6よりも多くドープされたGa_{0.9}Nよりなる第3のp側窒化物半導体層7が積層されてなっている。第3のp側窒化物半導体層7のほぼ全面には、透光性の金属薄膜よりなるp電極8が形成され、その全面電極8の隅部にはボンディング用のパッド電極9が形成されている。一方p側窒化物半導体層側からエッチングして露出されたn側コンタクト層3の表面にはn電極10が形成されている。

【0009】また、図2にこのLED素子をSIMS（二次イオン質量分析装置）により分析したデータを示す。Mgは濃度を示し、Inは二次イオン強度でもって示している。つまりInピークは活性層の位置を示し、Mgは活性層よりもp層側に分布していることを示している。この図では最上層からCsイオンでLED素子をスパッタして、出てくる元素を分析し、横軸に深さ、縦軸にMg濃度と、In強度をとって示している。このように、本発明の素子では、Mg濃度が活性層から離れるに従って次第に小さくなるように調整された窒化物半導体層を有している。

【0010】本発明の素子ではp型不純物を含む第1の窒化物半導体層5の上に、p型不純物が傾斜ドープされた第2のp側窒化物半導体層6を有している。この第2のp側窒化物半導体層はこのようにp側不純物が傾斜ドープされることによって、発光素子出力を向上させることができる。即ち、コンタクト層として作用するp型不純物が高濃度にドープされた第3のp側窒化物半導体と、その第3のp側窒化物半導体層よりも活性層に接近した位置に、p型不純物が傾斜ドープされた第2のp側窒化物半導体、さらに第2の窒化物半導体よりも活性層に接近した位置にp型不純物が高濃度にドープされた第1のp側窒化物半導体とを備えることにより、コンタクト層側から注入されるキャリアを、活性層に貯まりやす

くできるために、素子全体の出力を向上させることができる。

【0011】活性層4は少なくともInを含む窒化物半導体層を含む単一量子井戸構造、若しくは多重量子井戸構造とする。井戸層は膜厚100オングストローム以下、さらに好ましくは70オングストローム以下のIn_{0.9}Ga_{0.1}N（0<X≤1）で構成することが望ましく、また障壁層は井戸層よりもバンドギャップエネルギーが大きいIn_{0.9}Ga_{0.1}N（0<Y<1）、若しくはAl_{0.9}Ga_{0.1}N（0<X'≤1）を200オングストローム以下、さらに好ましくは150オングストローム以下の膜厚で構成することが望ましい。

【0012】第1のp側窒化物半導体層5はp型不純物を含む窒化物半導体層で構成されているが、特に活性層に接していてもいなくても良い。半導体としては活性層よりもバンドギャップエネルギーの大きい窒化物半導体を選択し、例えば前記のようにAl_{0.9}Ga_{0.1}N（0<X≤1）を好ましく成長させる。一方ドープするp型不純物濃度は1×10¹⁸cm⁻³以上、1×10¹⁹cm⁻³以下、さらに好ましくは5×10¹⁸cm⁻³以上、5×10¹⁹cm⁻³に調整する。p型不純物としては例えばMg、Zn、Cd、Ca、Be、Sr等のII族元素を好ましくドープする。さらにこの第1の窒化物半導体層を互いに組成の異なる2種類の窒化物半導体層が積層されてなる超格子層とすることもできる。超格子層とする場合、超格子層を構成する窒化物半導体層の膜厚は100オングストローム以下、さらに好ましくは70オングストローム以下、最も好ましくは50オングストローム以下の膜厚に調整する。超格子層とすると、窒化物半導体層の結晶性が良くなり、出力がさらに向上する。超格子層とする場合、p型不純物は両方の層にドープしても良いし、いずれか一方の層にドープしても良い。

【0013】第2の窒化物半導体層6は第1の窒化物半導体層5に接して形成されていることが望ましいが、特に接して形成されていなくても良い。例えば第1と第2の窒化物半導体層との間に数百オングストローム以下の膜厚のアンダーレイの窒化物半導体層を成長させることもできる。また、不純物は第3の窒化物半導体層6に接近して連続的に少なくなるように調整することが望ましいが、段階的にp型不純物のドープ量を少なくして第2の窒化物半導体層を成長させることもできる。窒化物半導体層の組成は特に問うものではないが、好ましくは第3の窒化物半導体層と同一組成とする。第2の窒化物半導体層の膜厚は2μm以下、さらに好ましくは1μm以下、最も好ましくは0.5μm以下に調整する。また第2の窒化物半導体層を窒化物半導体の多層膜（超格子を含む）構造として、その多層膜を構成する窒化物半導体層のp型不純物濃度を段階的に少なくなるようにしても良い。

【0014】第3の窒化物半導体層7は、p電極を形成

するコンタクト層とすることが望ましく、好ましくはX値が0.3以下の $\text{Al}_{1-X}\text{Ga}_X\text{N}$ ($0 \leq X \leq 0.3$)とするとp電極と好ましいオーミックが得られる。第3の窒化物半導体層7のp型不純物濃度は、第1の窒化物半導体層5と同じく、 $1 \times 10^{19} \text{ cm}^{-3}$ 以上、 $1 \times 10^{20} \text{ cm}^{-3}$ 以下、さらに好ましくは $5 \times 10^{19} \text{ cm}^{-3}$ 以上、 $5 \times 10^{20} \text{ cm}^{-3}$ に調整することが望ましい。また第3の窒化物半導体層の膜厚は第2の窒化物半導体層よりも薄く調整することが望ましい。即ち、コンタクト層として作用する第3のp型窒化物半導体層の膜厚を薄くして、高濃度にp型不純物をドーピングすることによりコンタクト抵抗が下がるので、Vf (順方向電圧) が低下しやすい傾向にある。

【0015】

【実施例】以下、MOCVD法を用いて本発明の窒化物半導体素子の製造方法について説明する。

【0016】「実施例1」サファイア(0001)面を主面とする基板を用意し、原料ガスにTMG(トリメチルガリウム)、アンモニアを用いて500°CでGa_{0.5}Nよりなるバッファ層を200オングストロームの膜厚で成長させる。

【0017】次に温度を1050°Cに上昇させ、TMG、アンモニア、不純物ガスにモノシランガスを用いて、Siを $1 \times 10^{19} \text{ cm}^{-3}$ ドーピングしたn型Ga_{0.5}N層を5μmの膜厚で成長させる。

【0018】次に温度を800°Cにして、TMI(トリメチルインジウム)、TMG、アンモニアを用い、活性層として、アンドープ $\text{In}_{0.5}\text{Ga}_{0.5}\text{N}$ よりなる井戸層を25オングストロームの膜厚で成長させる。

【0019】次に温度を1050°Cにして、TMG、アンモニア、不純物ガスとしてCp2Mg(シクロペンタジエニルマグネシウム)を用い、Mgを $1 \times 10^{19} \text{ cm}^{-3}$ ドーピングしたp型 $\text{Al}_{0.5}\text{Ga}_{0.5}\text{N}$ よりなる第1の窒化物半導体層を200オングストロームの膜厚で成長させる。この第1の窒化物半導体層はキャリアを閉じ込める層として作用する。

【0020】第1の窒化物半導体層成長後、原料ガスを止め、続いて再度TMG、アンモニア、Cp2Mgを流し、1050°Cで、p型不純物が傾斜ドーピングされたGa_{0.5}Nよりなる第2の窒化物半導体層を0.18μmの膜厚で成長させる。但しCp2MgはMFC(マスフローコントローラ)により、成長中徐々に流量が少なくなるように調整し、第2の窒化物半導体層が成長し終わる頃には、Cp2Mgの流量が0となるようにする。

【0021】第2の窒化物半導体層成長後、TMG、アンモニア、Cp2Mgを用い、Mgを $1 \times 10^{19} \text{ cm}^{-3}$ ドーピングした第3の窒化物半導体層を300オングストロームの膜厚で成長させる。

【0022】以上のようにして窒化物半導体を成長させたウェーハを反応容器内において、窒素雰囲気中700

°Cでアニーリングを行い、p型不純物をドーピングした層をさらに低抵抗化させる。アニーリング後、ウェーハを反応容器から取り出し、RIE装置により最上層の第3の窒化物半導体層側からエッチングを行い、n電極を形成すべきn側コンタクト層の表面を露出させる。最上層の第3の窒化物半導体層のほぼ全面にNi/Auよりなる全面電極を200オングストロームの膜厚で形成し、その全面電極の一部に1μmの膜厚でAuよりなるパッド電極を形成する。一方、露出させたn側コンタクト層の表面には、WとAuよりなるn電極を形成する。

【0023】以上のようにして電極を形成したウェーハを350μm角のチップに分離し、発光させたところ20mAにおいて、Vf3.2V、発光波長525nm、光出力3.5mW、外部量子効率7.3%となり、傾斜ドーピングしていない従来の緑色LEDに比較して、およそ1.2倍に向上した。

【0024】「実施例2」「実施例1」において、第1の窒化物半導体層成長後、原料ガスを止め、続いて再度TMG、アンモニア、Cp2Mgを流し、1050°Cで、p型不純物を $1 \times 10^{19} \text{ cm}^{-3}$ ドーピングしたGa_{0.5}N層を500オングストローム成長させ、次にCp2Mgの流量を変えて、Mgを $5 \times 10^{19} \text{ cm}^{-3}$ ドーピングしたGa_{0.5}N層を500オングストローム成長させ、次にMgを $1 \times 10^{19} \text{ cm}^{-3}$ ドーピングしたGa_{0.5}N層を500オングストローム成長させ、最後にMgをドーピングしていないGa_{0.5}N層を500オングストローム成長させて、総膜厚0.2μmの第2の窒化物半導体層を成長させる。その他は実施例1と同様にしたところ、実施例1のものとはほぼ同等の特性を有するLED素子が作製できた。

【0025】「実施例3」図3は本発明に係る一レーザー素子の構造を示す模式的な断面図であり、以下、この図を元に本発明の第3実施例について説明する。

【0026】サファイア(0001)面を主面とする基板の上にGa_{0.5}Nよりなるバッファ層を介してGa_{0.5}Nよりなる単結晶を120μmの膜厚で成長させたGa_{0.5}N基板100を用意する。このGa_{0.5}N基板100をサファイアの上に成長させた状態で、反応容器内にセットし、温度を1050°Cまで上げ、実施例1と同様にして、Ga_{0.5}N基板100上にSiを $1 \times 10^{19} \text{ cm}^{-3}$ ドーピングしたGa_{0.5}Nよりなるn側バッファ層11を4μmの膜厚で成長させる。このn側バッファ層は高温で成長させるバッファ層であり、例えば実施例1のように、サファイア、SiC、スピネルのように窒化物半導体と異なる材料よりなる基板の上に、900°C以下の低温において、Ga_{0.5}N、Al_{0.5}N等を、0.5μm以下の膜厚で直接成長させるバッファ層2とは区別される。

【0027】(n側クラッド層12=歪み超格子層)続いて、1050°CでTMA、TMG、アンモニア、シランガスを用い、Siを $1 \times 10^{19} \text{ cm}^{-3}$ ドーピングしたn型 $\text{Al}_{1-X}\text{Ga}_X\text{N}$ よりなる第1の層を40オングストロ

ームの膜厚で成長させ、続いてシランガス、TMAを止め、アンダーブのGa_{0.5}Nよりなる第2の層を400オングストロームの膜厚で成長させる。そして第1層+第2層+第1層+第2層+・・・というように歪み超格子層を構成し、それぞれ100層ずつ交互に積層し、総膜厚0.8μmの歪み超格子よりなるn側クラッド層12を成長させる。

【0028】(n側光ガイド層13) 続いて、シランガスを止め、1050℃でアンダーブGa_{0.5}Nよりなるn側光ガイド層13を0.1μmの膜厚で成長させる。このn側光ガイド層は、活性層の光ガイド層として作用し、Ga_{0.5}N、InGa_{0.5}Nを成長させることが望ましく、通常100オングストローム〜5μm、さらに好ましくは200オングストローム〜1μmの膜厚で成長させることが望ましい。またこの層をアンダーブの歪み超格子層とすることもできる。歪み超格子層とする場合にはバンドギャップエネルギーは活性層より大きく、n側クラッド層よりも小さくする。

【0029】(活性層14) 次に、原料ガスにTMG、TMI、アンモニアを用いて活性層14を成長させる。活性層14は温度を800℃に保持して、アンダーブIn_{0.5}Ga_{0.5}Nよりなる井戸層を250オングストロームの膜厚で成長させる。次にTMIのモル比を変化させるのみで同一温度で、アンダーブIn_{0.5}Ga_{0.5}Nよりなる障壁層を50オングストロームの膜厚で成長させる。この操作を2回繰り返す。最後に井戸層を積層した総膜厚175オングストロームの多重量子井戸構造(MQW)の活性層を成長させる。活性層は本実施例のようにアンダーブでもよいし、またn型不純物及び/又はp型不純物をドーピングしても良い。不純物は井戸層、障壁層両方にドーピングしても良く、いずれか一方にドーピングしてもよい。

【0030】(p側キャップ層15=第1の窒化物半導体層) 次に、温度を1050℃に上げ、TMG、TMA、アンモニア、Cp2Mg(シクロペンタジエニルマグネシウム)を用い、p側光ガイド層16よりもバンドギャップエネルギーが大きい、Mgを1×10²⁰/cm³ドーピングしたp型Al_{0.5}Ga_{0.5}Nよりなるp側キャップ層17を300オングストロームの膜厚で成長させる。p側キャップ層は0.5μm以下、さらに好ましくは0.1μm以下の膜厚で成長させると、p側キャップ層がキャリアを活性層内に閉じ込めるためのバリアとして作用するので、出力が向上する。このp型キャップ層15の膜厚の下限は特に限定しないが、10オングストローム以上の膜厚で形成することが望ましい。

【0031】(p側光ガイド層16=第2の窒化物半導体層) p側キャップ層15成長後、再度TMG、Cp2Mg、アンモニアを用い、実施例1と同様にして、1050℃で、バンドギャップエネルギーがp側キャップ層15よりも小さい、p型不純物が傾斜ドーピングされたGa

Nよりなるp側光ガイド層16を0.1μmの膜厚で成長させる。この層は、活性層の光ガイド層として作用する。

【0032】(p側クラッド層17) 続いて、1050℃でMgを1×10²⁰/cm³ドーピングしたp型Al_{0.5}Ga_{0.5}Nよりなる第3の層を400オングストロームの膜厚で成長させ、続いてTMAのみを止め、アンダーブGa_{0.5}Nよりなる第4の層を400オングストロームの膜厚で成長させる。そしてこの操作をそれぞれ100回繰り返す。総膜厚0.8μmの歪み超格子層よりなるp側クラッド層17を形成する。

【0033】(p側コンタクト層18=第3の窒化物半導体層) 最後に、1050℃で、p側クラッド層17の上に、Mgを2×10²⁰/cm³ドーピングしたp型Ga_{0.5}Nよりなるp側コンタクト層18を150オングストロームの膜厚で成長させる。p側コンタクト層18はp型のIn_{0.5}Al_{0.5}Ga_{0.5}N(0≤X, 0≤Y, X+Y≤1)で構成することができ、好ましくはMgをドーピングしたGa_{0.5}Nとすれば、p電極21と最も好ましいオーミック接触が得られる。またp型Al_{0.5}Ga_{0.5}Nを含む歪み超格子構造のp側クラッド層17に接して、バンドギャップエネルギーの小さい窒化物半導体をp側コンタクト層として、その膜厚を500オングストローム以下と薄くしているために、実質的にp側コンタクト層18のキャリア濃度が高くなりp電極と好ましいオーミックが得られて、素子の閾値電流、電圧が低下する。

【0034】以上のようにして窒化物半導体を成長させたウェーハを反応容器内において、窒素雰囲気中700℃でアニーリングを行い、p型不純物をドーピングした層をさらに低抵抗化させる。

【0035】アニーリング後、ウェーハを反応容器から取り出し、図3に示すように、RIE装置により最上層のp側コンタクト層18と、p側クラッド層17とをエッチングして、4μmのストライプ幅を有するリッジ形状とする。このように、活性層よりも上部にある層をストライプ状のリッジ形状とすることにより、活性層の発光がストライプリッジの下に集中するようになって閾値が低下する。特に歪み超格子層よりなるp側クラッド層17以上の層をリッジ形状とすることが好ましい。

【0036】リッジ形成後、p側コンタクト層18のリッジ最表面にNi-Auよりなるp電極21をストライプ状に形成し、p電極21以外の最表面の窒化物半導体層の上にSiO₂よりなる絶縁膜25を形成し、この絶縁膜25を介してp電極21と電氣的に接続したpパッド電極22を形成する。

【0037】以上のようにして、p電極を形成したウェーハを研磨装置に移送し、サファイア基板を研磨により除去し、Ga_{0.5}N基板10の表面を露出させる。露出したGa_{0.5}N基板表面のほぼ全面にTi-Alよりなるn電極23を形成する。

【0038】電極形成後GaN基板のM面（窒化物半導体を六方晶系で近似した場合に六角柱の側面に相当する面）で劈開し、その劈開面に SiO_2 と TiO_2 よりなる誘電体多層膜を形成し、最後にp電極に平行な方向で、バーを切断してレーザ素子とする。

【0039】このレーザチップをフェースアップ（基板とヒートシンクとが対向した状態）でヒートシンクに設置し、それぞれの電圧をワイヤーボンディングして、室温でレーザ発振を試みたところ、室温において、閾値電流密度 2.0 kA/cm^2 、閾値電圧 4.0 V で、発振波長 405 nm の連続発振が確認され、 1000 時間以上の寿命を示した。

【0040】

【発明の効果】このように、本発明の窒化物半導体素子では、活性層の上にあるp型不純物を多くドーパした窒化物半導体層と、p型不純物を多くドーパした窒化物半導体層との間に、p型不純物を傾斜ドーパした層を介在させることにより、出力が大幅に向上させることができる。また本発明の素子はLED、LDのような発光デバイスだけではなく、他の受光デバイスのような窒化物半

導体を用いた多くの電子デバイスに用いることができる。

【図面の簡単な説明】

【図1】 本発明の一実施例に係るLED素子の構造を示す模式断面図。

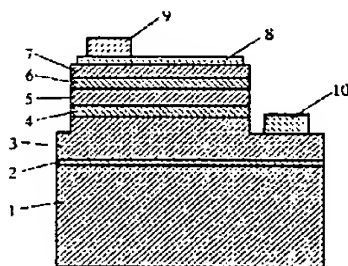
【図2】 図1のLED素子のp型不純物濃度を示す分布図。

【図3】 本発明の他の実施例に係るLD素子の構造を示す模式断面図。

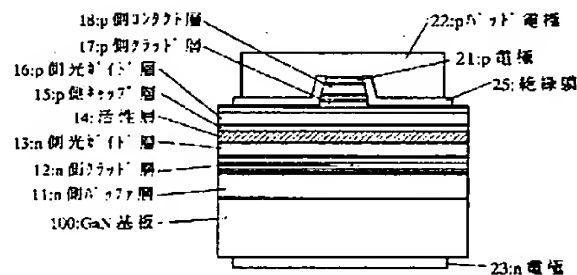
【符号の説明】

- 1・・・基板
- 2・・・バッファ層
- 3・・・n側コンタクト層
- 4・・・活性層
- 5・・・第1のp側窒化物半導体層
- 6・・・第2のp側窒化物半導体層
- 7・・・第3のp側窒化物半導体層
- 8・・・p電極
- 9・・・パッド電極
- 10・・・n電極

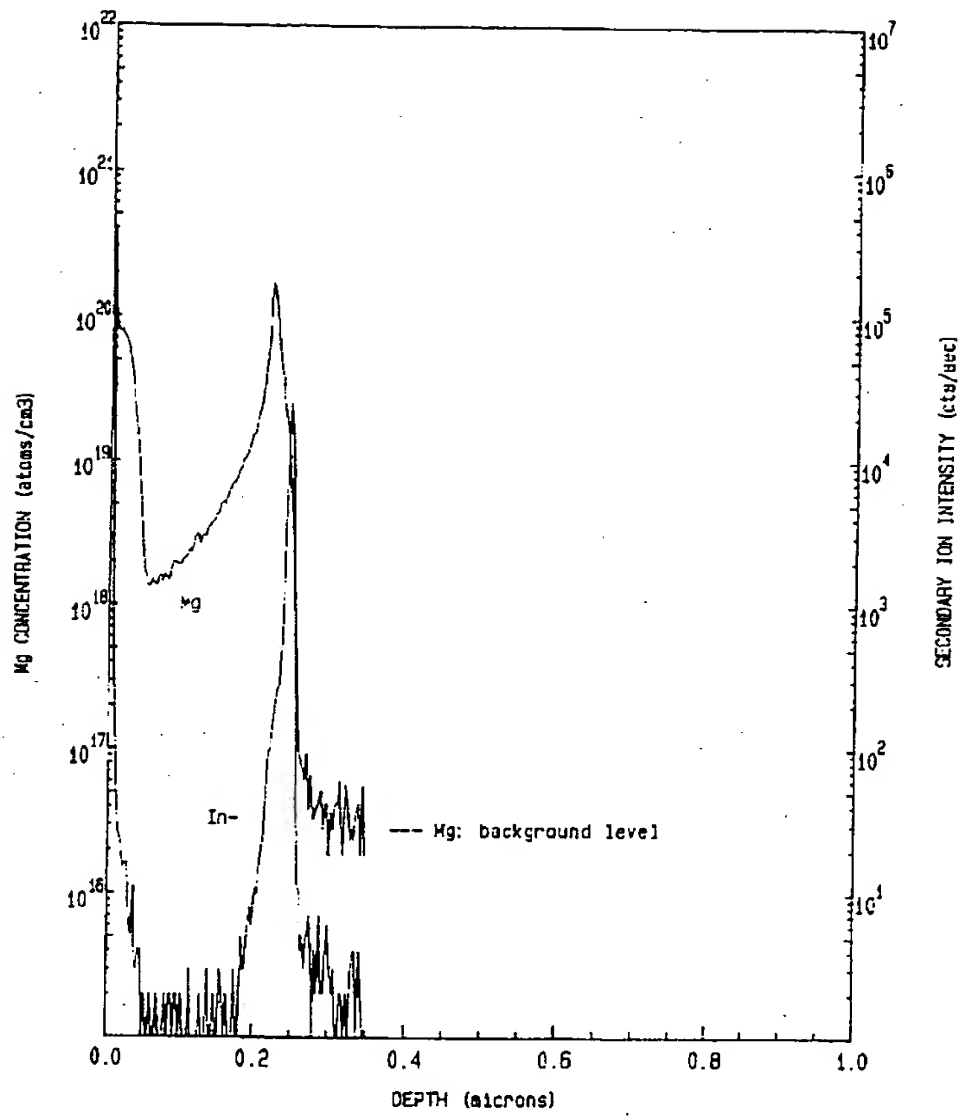
【図1】



【図3】



【図2】



This Page Blank (uspto)